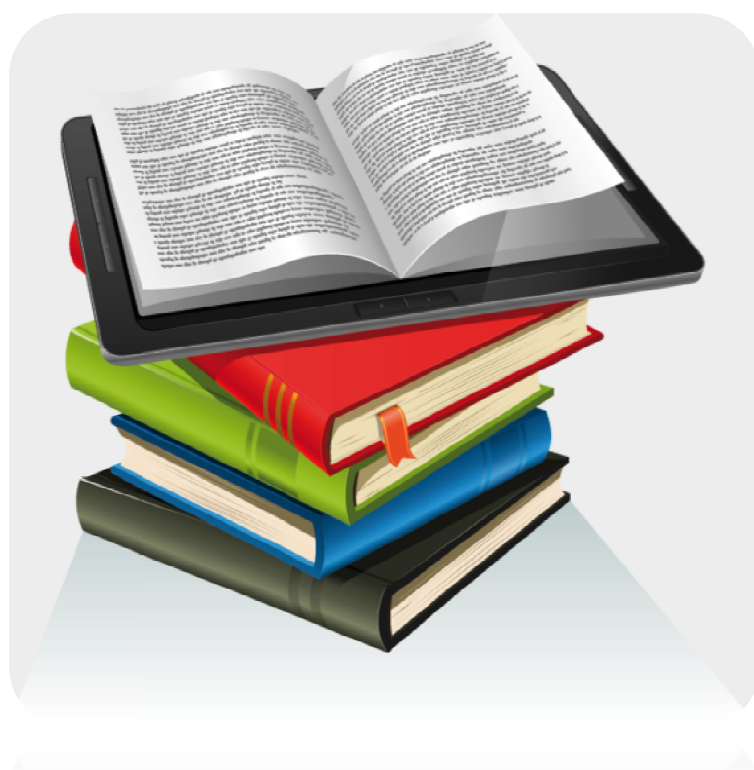


Références Biblio-Webographiques



Références Biblio-Web Graphiques



1. Références Bibliographiques

- [1]. J. Letocha , *Introduction aux circuits logiques*, 2ed Mc-Graw Hill, 1997.
- [2]. J.M. Bernard, J. Hugon, *De la logique cablee aux microprocesseurs*, Tomes 1 a 4, Eyrolles.
- [3]. R. Delsol, *Electronique numerique*, Tomes 1 et 2 . Edition Berti, 2003.
- [4]. J. P. Vabre et J. C. Lafont, *Cours et problemes d'electronique numerique*, Ellipses, 1998.
- [5]. R. Katz, *Contemporary Logic Design*, 2nd Ed., Prentice Hall, 2005.
- [6]. M. Aumiaux, *L'emploi des microprocesseurs*, Masson, Paris, 1982.
- [7]. M. Aumiaux, *Les systemes a microprocesseurs*, Masson, Paris, 1982.
- [8]. R.L. Tokheim, *Les microprocesseurs : Tomes 1 et 2*, Série Schaum, McGraw Hill.
- [9]. J.C. Buisson, *Concevoir son microprocesseur, structure des systèmes logiques*, Ellipses, 2006.
- [10]. A. Tanenbaum, *Architecture de l'ordinateur*, Dunod, 2005.
- [11]. P. Zanella, Y. Ligier, E. Lazard, *Architecture et technologie des ordinateurs*, Dunod, 2006.
- [12]. J.M. Trio, *Microprocesseurs 8086-8088 : Architecture et programmation, Coprocesseur de calcul 808*, Eyrolles, 2000.
- [13]. H. Lilen, *Cours fondamental des microprocesseurs*, Dunod, 1993.
- [14]. J.C. Buisson, *Concevoir son microprocesseur : Structure des systèmes logiques*, Ellipses, 2006.
- [15]. T. Floyd, *Systemes numeriques*, Eyrolles, 9e edition, 2005.
- [16]. P.A. Goupille, *Technologie des ordinateurs et des reseaux*, 8e edition, Dunod, 2004.
- [17]. S.K.Sen, *Understanding 8085/8086 Microprocessors and Peripheral*, New Age International (P) Ltd., Publishers, Second edition, 2000.
- [18]. F. Anceau et D. Etiemble, *Introduction à l'architecture des ordinateurs*, Edition Technique de l'Ingenieur, 2010.
- [19]. D. Etiemble, *Evolution de l'architecture des ordinateurs*, Edition Technique de l'Ingénieur, 2009.
- [20]. H. Chemmali, Notes de cours, TEC 480, Département d'Electronique, Université de Sétif, 1993-1994.
- [21]. D. A. Patterson and J. L. Hennessy, *Computer Organization and Design, The hardware/software interface*, Morgan Kaufmann, Fourth Edition, 2007.
- [22]. L. A. Leventhal and W. Saville, *8080/8085 Assembly Language subroutines*, McGraw-Hill, 1998.
- [23]. D.A. Godse and A.P.Godse, *Microprocessors and Interfacing*, Technical Publications, 2000.
- [24]. S. Leibson and M. Jacob, *Manuel des interfaces*, McGraw-Hill, 2003.
- [25]. J.C. Buisson, *Concevoir son microprocesseur: Structure des systèmes logiques*, Ellipses, 2002.
- [26]. Alain Cazes and Joelle Delacroix, *Architecture des machines et des systèmes informatiques*, Dunod, 3e edition, 2006.

2. Références Webographiques (Dernière consultation : 08/2019)

- [27]. http://www.info.univ-angers.fr/~richer/ensl3i_crs4.php
- [28]. http://ambroise.broul.free.fr/en_007.htm .
- [29]. <http://www.courstechinfo.be/Hard/Memoire.html>
- [30]. http://sti.ac-orleans-tours.fr/spip2/IMG/pdf/Memoires_complet.pdf
- [31]. http://www.les-electroniciens.com/sites/default/files/cours/sam1a_coursv11.pdf
- [32]. http://pf-mh.uvt.rnu.tn/320/1/Microprocesseurs_et_Microcontr%C3%B4leurs.pdf

- [33]. <http://infomaroon.blogspot.com/2008/04/composition-dun-processeur.html>
- [34]. <http://www.zseries.in/embedded%20lab/8085%20microprocessor/memory%20mapping.php#.VzBsa6zmodU>
- [35]. http://deptinfo.unice.fr/twiki/pub/Minfo05/ApprofondissementSysteme/11_GestionEntreeSorties.pdf
- [36]. http://www.eyrolles.com/Chapitres/9782212116717/chap5_Lange.pdf
- [37]. http://infotroniquedz.ble.fr/Files/6_sm5_archi_ch5_interruptions.pdf
- [38]. <https://www.fichier-pdf.fr/2012/10/11/cours-micro/cours-micro.pdf>
- [39]. <http://www.8085projects.info/Interfacing-of-PIC-8259-with-8085.html>





SALLE :

Systèmes à Microprocesseurs



SALE :

Systèmes à Microprocesseurs

