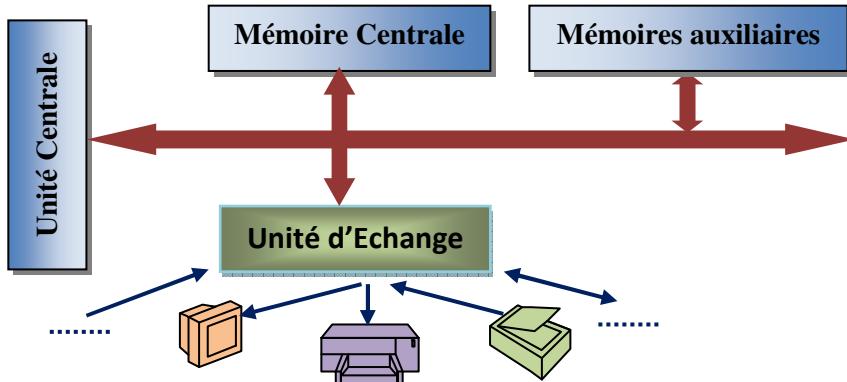


SERIE 02 (Architecture des Ordinateurs)

EXERCICE 01

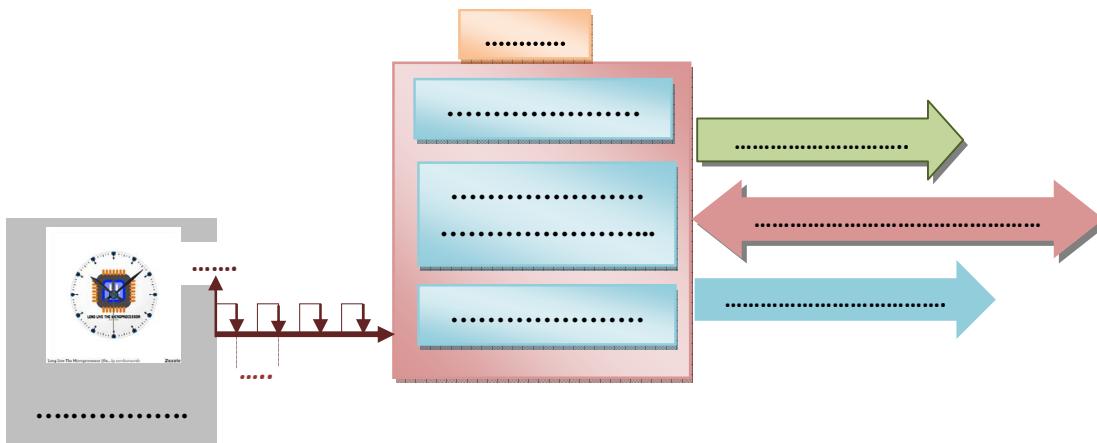
Soit le schéma de la figure suivante :



- Expliquer le rôle de chaque bloc.
- Donner les principaux éléments de chaque bloc. Discuter...
- Expliquer brièvement l'interaction entre les différents blocs de cette architecture.
- Matérialiser électriquement les bus (d'adresse, de données et de commande).
- Quel est le rôle de l'Unité d'Echange (UE) d'un ordinateur.

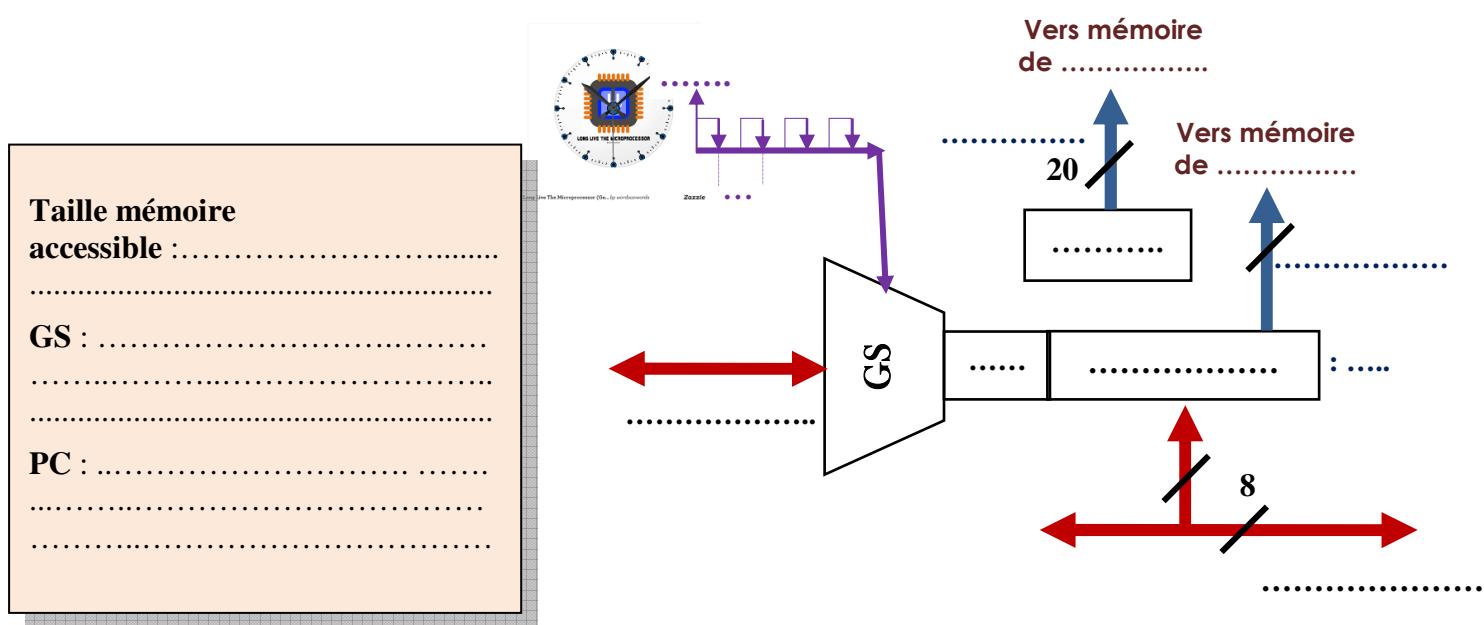
EXERCICE 02

1. Qu'est-ce qu'un code d'instruction ? Schématiser la forme générale d'une instruction.
 Expliquer brièvement : Machine à 02 adresses.
2. Les instructions et les données dans un programme sont stockées dans des emplacements consécutifs de la mémoire centrale : Vrai ou Faux ? Justifier...
3. Donner les phases d'exécution d'une instruction.
4. Où se trouvent les éléments suivants dans une architecture d'un ordinateur : IP, RA, RI, GS, PSW, RM, Acc.
5. Citer les cas d'accès (tous les cas possibles) à la mémoire centrale durant l'exécution d'une instruction.
6. Compléter les figures suivantes :

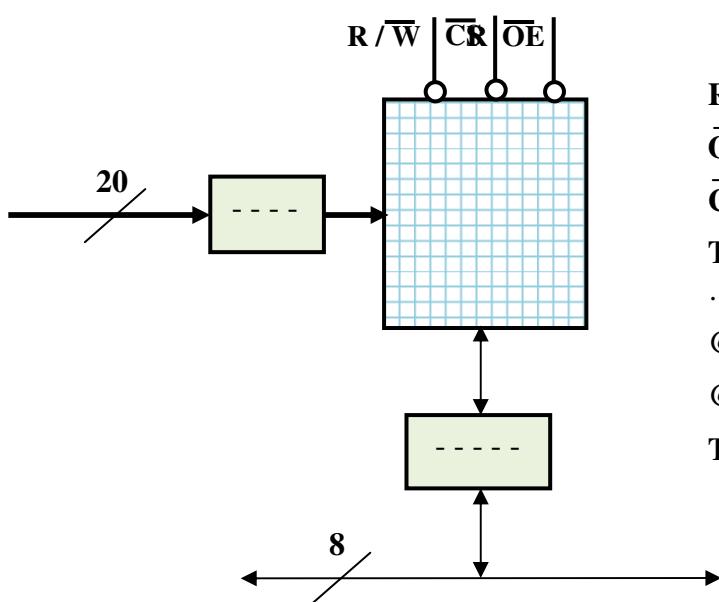


Nom de la figure :

7. Compléter la figure ci-dessous :



8. Compléter la figure suivante :



R/W :

OE :

CS :

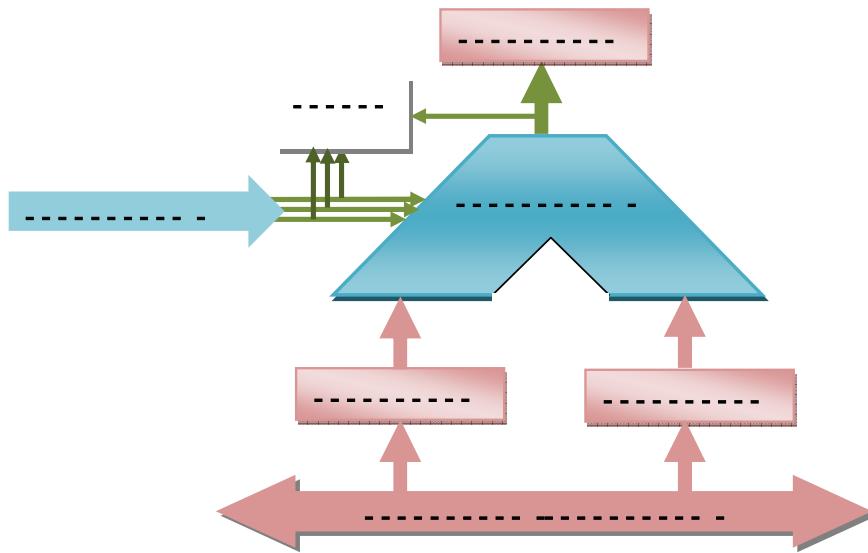
Taille mémoire :

@DEBUT :

@FIN :

Type de mémoire :

Nom de la Figure :



Nom de la figure :

9. Compléter le format d'instruction d'une machine à 2 adresses :



10. Donner le format d'instruction d'une machine à 1 adresse avec explication.

<u>Format :</u>	<u>Explication :</u>

Responsables de la matière :

A. SOUKKOU / W. CHINE

